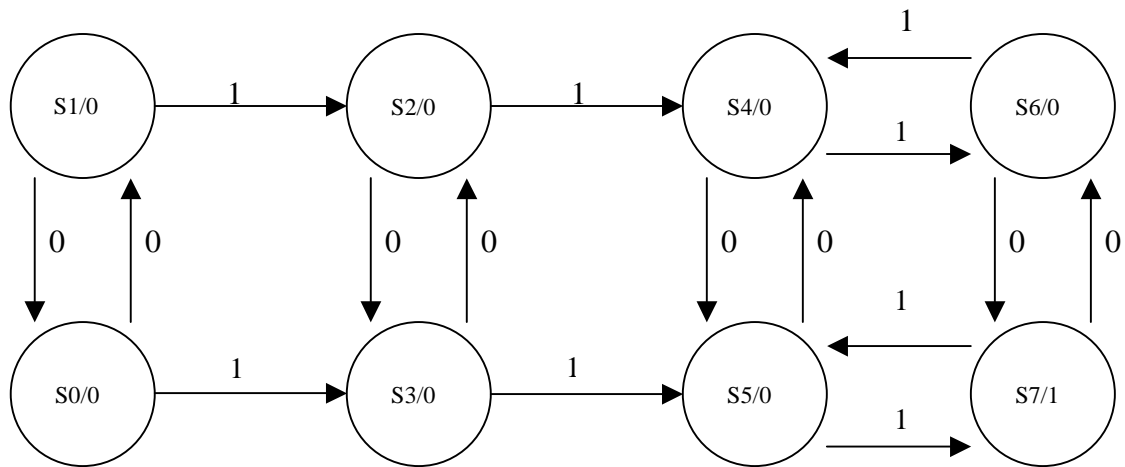


11. Zaprojektuj układ o szeregowym wejściu 1 bitowym i szeregowym wyjściu 1 bitowym. Wyjście automatu jest równe 1 ilekroć całkowita liczba podanych dotychczas na wejście 0 jest parzysta, a liczba 1 jest nieparzysta i większa od 1.



Wykorzystuje automat Moore'a:

$Q = \{S_0, S_1, S_2, S_3, S_4, S_5, S_6, S_7\}$ – stany automatu

$X = \{0, 1\}$ – wejście automatu

$Y = \{0, 1\}$ – wyjście automatu

Opis stanów:

S0- brak zer (a więc parzysta ilość), brak jedynek

S1- nieparzysta ilość 0, brak jedynek

S2- nieparzysta ilość 0, 1 jedynka

S3- parzysta liczba 0, 1 jedynka

S4- nieparzysta liczba 0, parzysta liczba jedynek

S5- parzysta liczba 0, parzysta liczba jedynek

S6- nieparzysta liczba 0, nieparzysta liczba jedynek

S7- parzysta liczba 0, nieparzysta liczba jedynek